

SM2259XT2 NAND flash GPIO Setting

ASIC Ver.	GPIO	Definition	Setting	Part Reference	NAND type	I/M B16/B17	I/M B27A/B27B	I/M N18	I/M N18	I/M N28	MU B36R/B37R	MU B47R	MU N48R	Hynix V3/V4/V5	Hynix V5/V6	SS V3/V4/V5	SS V5/V6	Intel N38	YMTC JGS	YMTC TAS	Kioxia 1Z MLC	WD 1Z MLC	Kioxia BiCS3	Kioxia BiCS4	WD BiCS3	WD BiCS4	WD BiCS5	WD/Kioxia BiCS5	WD/Kioxia BiCS6				
					VCCFQ	1.8V	1.2V	1.8V	1.2V	1.2V	1.2V	1.2V	1.2V	1.2V	1.2V	1.2V	1.8v	1.2V	1.8V	1.2V	1.2V	1.2V	1.8V	1.2V	1.8V	1.8V	1.8V	1.8V	1.8V	1.8V	1.8V	1.2V	1.2V
					公板	VCCF	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	2.5V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V	3.3V
AA	P03	Enable YMTC 1.2V Vccq Power On Flow	PU: Disable (Default) PD: Enable	RG03		Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU			
AA	P04	Set VDT27 Detect Voltage	PU: Vrr = 2.2v (Default) PD: Vrr = 2.6v	RG04		Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU			
AA	P06	Do Extra NAND Flash Power Cycle	PU: Disable (Default) PD: Enable	RG06		Default Internal PU Checking Compatibility issue, especially for M.2 and MSata might External PD																											
AA	P16	Six ALE Feature	PU: Enable PD: Disable (Default)	RG16		Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	External PU	External PU	External PU	Internal PD	Internal PD	Internal PD	Internal PD	External PU	External PU	External PU	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD			
AA	P17	Use 3B command to switch SLC mode	PU: Issue 3B command PD: None (Default)	RG17		Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PU	External PU	External PU	Internal PD	Internal PD	Internal PD	Internal PD	External PU	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD			
AA	P20	NAND IO Driving Setting under ROM code mode	PU: Many CE PD: Less CE (Default)	RG20		Vccq 1.2v => All capacity : External PU Vccq1.8v => 512GB/1TB/2TB : External PU Vccq 1.8v Other Capacity : Internal PD																											
AA	P22	Flash Interface Toggle Mode with differential enable	PU: Enable PD: Disable (Default)	RG22		Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PU	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PU	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PD	Internal PU	Internal PU	Internal PU	External PU			
AA	P23	Flash Mode Option	PU: Toggle mode PD: SDR (Default)	RG23		Internal PD	External PU	Internal PD	External PU	External PU	External PU	External PU	External PU	Internal PD	Internal PD	External PU	External PU	External PU	Internal PD	External PU	External PU	Internal PD	External PU	External PU	Internal PD	Internal PD	External PU	Internal PU	Internal PU	Internal PU			
AA	P25	Force 7ALE Search Boot Block	PU: Disable (Default) PD: Enable	RG25		Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU	Internal PU			

Date: 0323y21b

PU = 1 (High)
PD = 0 (Low)

Internal PU/PD = ASIC internal PU/PD
External PU/PD = Board Level PU/PD